

**МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
ВІННИЦЬКИЙ ТЕХНІЧНИЙ КОЛЕДЖ**

Відділення комп'ютерне
Циклова комісія інформатики
та інформаційних комп'ютерних технологій

ЗАТВЕРДЖУЮ

Заступник директора з навчальної
роботи

_____ М.І. Поліщук

« ____ » _____ 2019 р.

ОБОВ'ЯЗКОВА КОНТРОЛЬНА РОБОТА

з дисципліни

«АРХІТЕКТУРА КОМП'ЮТЕРІВ ТА ПЕРИФЕРІЙНІ ПРИСТРОЇ»

для студентів спеціальності:

Галузь знань 12 Інформаційні технології

Спеціальність 123 Комп'ютерна інженерія(освітня програма
Обслуговування комп'ютерних систем і мереж)

Мова навчання – українська

ПОГОДЖЕНО

Завідувач відділенням

_____ І.В. Колесник

« ____ » _____ 2019 р.

ВІННИЦЯ 2019

М.В. Непийвода

АРХІТЕКТУРА КОМП'ЮТЕРІВ

Методична розробка

„Обов’язкова контрольна робота для визначення поточного
рівня знань студентів”

по темам:

«Принципи побудови комп’ютера»

«Фізичні основи представлення інформації в комп’ютері»

«Архітектура мікропроцесорів»

Технічний коледж

м. Вінниця

2015 р.

АНОТАЦІЯ

до завдань контрольної роботи з навчальної дисципліни «Архітектура комп'ютерів» освітньо-професійної підготовки молодших спеціалістів з спеціальності 5.05010201 «Обслуговування комп'ютерних систем і мереж»

В основу даної контрольної роботи покладено навчальну програму з нормативної дисципліни «Архітектура комп'ютерів».

Розвиток цифрової електронної апаратури як основи сучасної обчислювальної техніки, що застосовується практично у всіх галузях промислового виробництва, соціально-економічної діяльності, освіти, науки, культури, супроводжується постійним вдосконаленням архітектури, конструктивної і технологічної бази створюваних нових пристроїв, приладів та машин, що використовуються для технічного забезпечення інформаційних систем різного призначення (САПР, АСУ, АОС тощо). Це обумовлює необхідність ознайомлення студентів з основами і тенденціями розвитку теорії і практики реалізації елементної бази цифрової апаратури, сучасною організацією обчислювальних машин і систем.

Метою курсу «Архітектура обчислювальних систем» є вивчення теоретичних принципів, конструктивних і технологічних основ створення цифрової електронної апаратури зі зверненням основної уваги на архітектуру функціональних вузлів і елементної бази сучасних ЕОМ і обчислювальних систем а також здійснити практичну реалізацію деяких з них.

Для успішного виконання контрольної роботи необхідні вивчення та проробка навчального матеріалу:

- підручника;
- конспекту лекцій;
- методичних посібників.

КРИТЕРІЇ ОЦІНЮВАННЯ

виконання завдань

обов'язкової контрольної роботи

Оцінки **«відмінно»** заслуговує студент, який показав систематичне та глибоке знання питань матеріалу не тільки в обсязі матеріалу лекцій та семінарських занять, але й матеріалів, рекомендованих для самостійної роботи, а також додаткової літератури. При цьому студент повинен продемонструвати вміння аналізувати інформацію, проявити творчі здібності в розумінні матеріалу і розв'язку задачі.

Оцінки **«добре»** заслуговує студент, який показав належне знання навчальної програми курсу, виконав усі завдання, при цьому допустив незначні помилки і мав невеликі недоліки. Як правило, оцінка «добре» ставиться студентам, які показали систематичний характер знань з дисципліни, вміють самостійно робити висновки та показали належний рівень знання рекомендованої літератури.

Оцінки **«задовільно»** заслуговує студент, який показав знання основного матеріалу навчальної програми курсу в обсязі, необхідному для подальшого навчання і професійної діяльності. Студент повинен відповісти на основні питання завдання, показати знання рекомендованої літератури, вміння аналізувати зміст питання. Можливі деякі помилки не принципового характеру.

Оцінку **«незадовільно»** виставляють студентам, які не могли показати необхідний рівень знань для подальшого навчання, допустили значні помилки або взагалі не виконали завдання.

Варіант 1

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Однокристальний 8-розрядний процесор i8080.
2. Формати даних (FPU не підтримувані формати), MMX і 3Dnow, SIMD

Варіант 2

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Представлення у різних формах булевих функцій.
2. Розвиток архітектури мікропроцесорних обчислювальних засобів.

Варіант 3

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Паралельні матричні та векторні архітектури.
2. Базові формати. Формати даних FPU – цілі, двійково-десяткові.

Варіант 4

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Паquetний режим передачі даних. Мікропроцесор Pentium та AMD.
2. Приклади кластерних рішень різноманітних фірм-виробників.

Варіант 5

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Структура МП з загальною шиною зв'язку з використанням мостів.
2. Моделювання схем з використанням комбінаційної логіки

Варіант 6

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Керуючі реєстри. Відладочні реєстри.
2. Універсальні та спеціалізовані МП.

Варіант 7

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Загальна характеристика інтерфейсів, Загальна характеристика інтерфейсів мікропроцесорних систем, класифікація.
2. Арифметичні дії над двійковими числами.

Варіант 8

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Комбінаційна логіка та її застосування.
2. Класифікація апаратних засобів обчислювальних систем.

Варіант 9

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Шини. Класифікація та основні характеристики шин.
2. Загальна характеристика 8-розрядних мікропроцесорів. Архітектура 8-розрядних мікропроцесорів.

Варіант 10

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Загальна характеристика 16-розрядних мікропроцесорів. Архітектура 16-розрядних мікропроцесорів.
2. Використання побітових логічних функцій.

Варіант 11

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Формати даних FPU. Дійсні числа.
2. Архітектурні принципи підвищення надійності ЕОМ і достовірності обчислень. Загальні відомості про методи підвищення достовірності передачі та обробки інформації.

Варіант 12

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Загальна характеристика 32-розрядних мікропроцесорів CISC. Архітектура 32-розрядних мікропроцесорів CISC, використання дискрипторів.
2. Елементи кодування інформації.

Варіант 13

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Регістри прапорців. Системні регістри.
2. Загальна характеристика мікропроцесорних систем, основні функції, параметри та склад мікропроцесорних систем.

Варіант 14

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Внутрішні реєстри. Загальне призначення.
2. Загальна характеристика, забезпечення мікропроцесорних систем, архітектура мікропроцесорних систем.

Варіант 15

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Використання побітових логічних функцій.
2. Розвиток сучасних матричних та векторних архітектур. Обчислювальні комплекси. Класифікація, призначення, принципи побудови.

Варіант 16

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Використання мультитредових МП.
2. Особливості архітектури МП i386 та i486.

Варіант 17

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Організація пам'яті і програмна модель i80286.
2. Системи числення. Структура запису числа.

Варіант 18

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Регістри співпроцесора.
2. Програмовані інтерфейсні контролери, загальна характеристика інтерфейсних контролерів. Інтерфейси підключення програмованих інтерфейсних контролерів.

Варіант 19

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Опис ієрархічних структур, алгоритмізація процесів ієрархічних перетворень структур обчислювальних машин і систем.
2. Повні системи булевих функцій.

Варіант 20

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Архітектура 32-розрядних МП.
2. Універсальні та спеціалізовані МП.

Варіант 21

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Подання чисел у МП.
2. Загальна характеристика, забезпечення мікропроцесорних систем, архітектура мікропроцесорних систем.

Варіант 22

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Загальні відомості i80286.
2. Загальна характеристика мікропроцесорних систем, основні функції, параметри та склад мікропроцесорних систем.

Варіант 23

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Однокристальний 8-розрядний процесор i8080
2. Розвиток архітектури мікропроцесорних обчислювальних засобів.

Варіант 24

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Структура МП з загальною шиною зв'язку з використанням мостів.
2. Паралельні матричні та векторні архітектури.

Варіант 25

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Загальна характеристика інтерфейсів, Загальна характеристика інтерфейсів мікропроцесорних систем, класифікація.
2. Комбінаційна логіка та її застосування.

Варіант 26

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Загальна характеристика 16-розрядних мікропроцесорів. Архітектура 16-розрядних мікропроцесорів.
2. Формати даних FPU. Дійсні числа.

Варіант 27

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Елементи кодування інформації.
2. Опис ієрархічних структур, алгоритмізація процесів ієрархічних перетворень структур обчислювальних машин і систем.

Варіант 28

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Загальна характеристика мікропроцесорних систем, основні функції, параметри та склад мікропроцесорних систем.
2. Використання побітових логічних функцій.

Варіант 29

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Проектування мікропроцесорів.
2. Програмовані інтерфейсні контролери, загальна характеристика інтерфейсних контролерів. Інтерфейси підключення програмованих інтерфейсних контролерів.

Варіант 30

Ви працюєте на підприємстві інженером-системотехніком. Вам пропонується, використовуючи набуті знання з предмету «Архітектура комп'ютерів» описати завдання відповідно до запропонованих питань

1. Повні системи булевих функцій.
2. Структура МП з загальною шиною зв'язку з використанням мостів.

Еталон відповіді на «відмінно»

Варіант 21

1. Подання чисел у МП.

У регістрах або комірках пам'яті МП інформацію розміщено у вигляді двійкових чисел, причому для кожного розряду числа відведено окрему комірку, що зберігає один біт інформації. Сукупність комірок, призначених для розміщення одного двійкового числа, називають *розрядною сіткою*. Кількість комірок у розрядній сітці обмежена і залежить від конструктивних особливостей МП.

Спосіб розміщення розрядів числа в розрядній сітці визначається формою подання двійкових чисел: із фіксованою або плаваючою комою.

Подання чисел у формі з фіксованою комою. Для розміщення двійкового числа, що містить цілу і дробову частини (без урахування знака) у n -розрядній сітці k комірок приділяють для розміщення цілої частини та $n-k$ комірок – для розміщення дробової. При такому поданні двійкових чисел положення коми у розрядній сітці фіксовано. Якщо кількість розрядів у дробовій частині перевищує $n-k$, то молодші розряди, які знаходяться межами розрядної сітки, не сприймаються мікропроцесором. Будь-яке двійкове число, менше ніж 2^{-n-k} , сприймається як нульове і називається *машинним нулем*. У результаті відкидання молодших розрядів дробової частини числа, розташованої за межами розрядної сітки, виникає похибка подання. Максимальне значення абсолютної похибки подання не перевищує одиниці молодшого розряду сітки:

$$\Delta_1 = 2^{-(n-k)}.$$

При такій формі подання чисел мінімальне число $m = 2^{-(n-k)}$, максимальне $M = 2^k - 2^{-(n-k)}$. Тоді відносне значення похибки подання δ_1 деякого числа N , $m \leq N < M$, дорівнює

$$\delta_1 = \frac{\Delta_1}{N} \cdot 100\%$$

Подання чисел у формі з плаваючою комою. Форму з плаваючою комою застосовують для розширення діапазону і зменшення відносної похибки подання чисел у МП.

Число N зображують у вигляді добутку. Першим множником є правильний дріб a , який називається *мантисою числа*. Другим множником є основа 2, піднесена до степеня p , який називається *порядком числа*:

$$N = \pm a \cdot 2^{\pm p}.$$

Мантиса і порядок є знаковими числами. Для зазначення знаків у розрядній сітці відводяться 2 додаткові розряди. З такою формою подання існують різні варіанти запису одного і того самого числа. Наприклад, число $11,01_2$ можна записати як $0,01101_2 \cdot 2^{11}$ або як $0,1101_2 \cdot 2^{10}$.

Таким чином, кома у мантисі може зсуватися (плавати), а мантиса може набувати різних значень, менших від одиниці, при відповідних значеннях порядку. Форма подання числа, в якому старший розряд мантиси не дорівнює 0, називається *нормалізованою*. Усі інші форми подання є ненормалізованими.

У мікропроцесорних системах, у яких реалізовано подання чисел у формі з плаваючою комою, числа зберігають у нормалізованому вигляді, при цьому більшу кількість розрядів використовують для зберігання дробової частини, внаслідок чого підвищується точність обчислень. Якщо після виконання арифметичних операцій (наприклад, віднімання) результат виявляється ненормалізованим, то перед занесенням числа в пам'ять виконують його нормалізацію, тобто зсув мантиси ліворуч на відповідну кількість розрядів, і зменшення порядку числа на відповідну кількість одиниць.

Записуючи двійкове число у формі з плаваючою комою у $(n + 2)$ -розрядній сітці, k комірок приділяють для розміщення мантиси, $n-k$ комірок – для розміщення порядку, а 2 розряди – для зазначення знаків.

У нормалізованій формі значення мантиси завжди більші або дорівнюють $1/2$, але не перевищують одиниці.

Вага молодшого розряду мантиси дорівнює 2^{-k} , а вага старшого розряду – 2^{-1} .

Максимальне значення мантиси становить $1-2^{-k}$ і зі збільшенням k наближається до

одиниці. Максимальне значення числа, що визначає порядок, дорівнює $2^{n-k}-1$.

За максимальних значень мантиси і порядку значення M поданого числа є максимальним:

$$M = [1 - 2^{-k}]2^{[2^{n-k}-1]}.$$

За мінімального значення мантиси і максимального за модулем від'ємного значення порядку значення m поданого числа є мінімальним:

$$m = 2^{-1} \cdot 2^{-[2^{n-k}-1]}.$$

Абсолютна похибка Δ , подання двійкових чисел визначається вагою молодшого розряду мантиси й істотно різна для великих і малих чисел.

2. Загальна характеристика, забезпечення мікропроцесорних систем, архітектура мікропроцесорних систем.

Поняття про мікропроцесорну систему

МПС – сукупність інформаційно-обчислювальних засобів для забезпечення роботи декількох мікропроцесорних пристроїв з одним або декількома мікропроцесорами. Інформаційно-обчислювальні засоби, як правило, реалізуються в пристроях, конструктивно виконаних у вигляді ВІС.

Сукупність ВІС, побудована на принципі програмованої чи схемної логіки, при якій функціонування цих схем забезпечується занесенням в пристрій пам'яті конкретної програми, що дозволяє вирішувати різноманітні задачі, утворює мікропроцесорний комплект (МПК).

Мікропроцесорна система може мати різну конфігурацію обчислювальних засобів. Але МПС функціонує тільки разом з складовими частинами, що утворюють МПК. МПС складається з процесорного модуля (МП), пам'яті (блок пам'яті), зовнішніх пристроїв (дисплей, клавіатура) з пристроєм вводу-виводу (див. рис. 1), з'єднаних з допомогою шин через інтерфейси. Крім того, в МПС повинна бути підсистема переривань, підсистема прямого доступу до пам'яті тощо. Така організація пристроїв дозволяє розглядати МПС як сукупність перерахованих підсистем.

Всі блоки МПС з'єднуються між собою з допомогою шин.

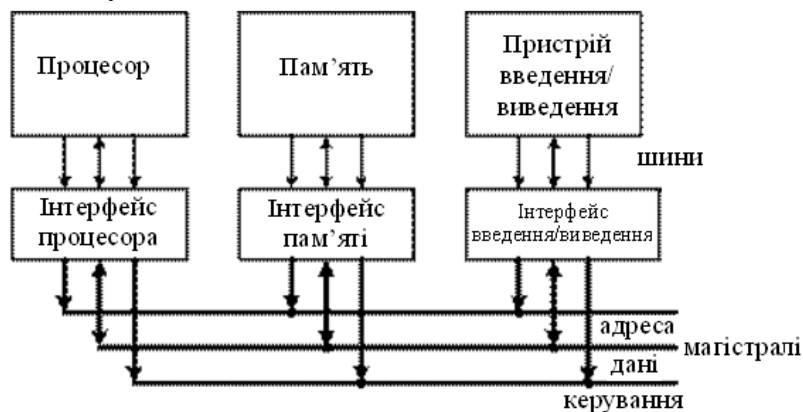


Рис. 1 – Структурна схема мікропроцесорної системи

Під шинами розуміють сукупність засобів, за допомогою яких одночасно може передаватися інформація від/до пристроїв.

Пристрої з'єднані з МП шинами: адресними (ША), даних (ШД), керування (ШК) через відповідні інтерфейси.

МП використовує адресну шину для вибору комірки пам'яті або пристрою вводу-виводу. Вибравши інформацію по даній адресі з допомогою адресної шини, МП пересилає дані по шині даних.

Дані, які поступають по адресних лініях, використовуються для ідентифікації області пам'яті і з якими МП необхідний зв'язок. Адресні лінії (шини) пересилають дані тільки з мікропроцесора, в зворотньому напрямку передача заборонена.

По лініях (шинах) даних в визначений момент часу передається одне слово даних в МП або

в зворотньому напрямку. Шина даних є двонаправлена. По цих лініях передаються слова даних з внутрішньої шини МП в пам'ять або блок вводу-виводу, чи навпаки.

Кожному слову даних пам'яті відповідає якийсь визначений номер – адреса його місцезнаходження. Адреса використовується всякий раз, коли необхідно записати слово даних в пам'ять або прочитати слово з пам'яті.

Довжина слова даних, кількість адресованих слів пам'яті і швидкість виконання команд характеризують здатність мікропроцесора обробляти дані, яку називають потужністю мікропроцесора.

Довжина слова даних фіксована – 8, 16, 32 і більше біт (розрядів). Біт – це значення 0 чи 1 в двійковій системі числення.

Кожному слову даних присвоюється номер його місцезнаходження, тобто адреса. Чим більше значення максимальної адреси, тим більша обчислювальна потужність МП. Діапазон адресації 8-бітового слова дорівнює 256 словам адрес пам'яті, 16-бітового слова - 65536 (64 КБ словам).

Швидкодія мікропроцесора оцінюється тривалістю в часі циклу “вибірки-виконання” для одного кроку програми. Час циклу “вибірка-виконання” залежить від тактової частоти, що визначається генератором тактових імпульсів. Тактова частота сучасних мікропроцесорів досягає до 200 і більше МГц, що дозволяє виконувати команди за декілька сотих долів мікросекунди.

Архітектура мікропроцесорних систем

Одним із типів архітектури мікропроцесорних систем є архітектуру з загальною, єдиною шиною для даних і команд (одношинну, або принстонську, фон-нейманівську архітектуру). Відповідно, у складі системи в цьому випадку присутня одна загальна пам'ять, як для даних, так і для команд (див. рис. 2).

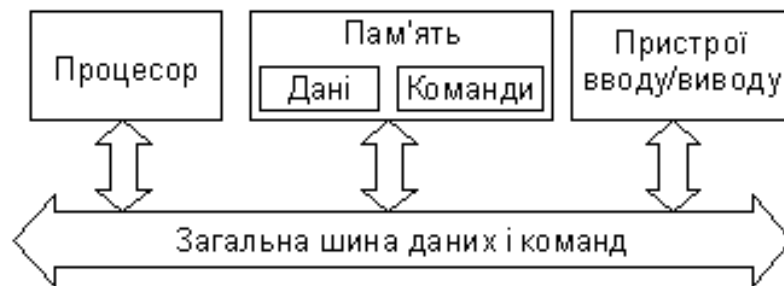


Рис. 2 – Архітектура з загальною шиною даних і команд

Але існує також і альтернативний тип архітектури мікропроцесорної системи – це архітектура з роздільними шинами даних і команд (двохшинна, або гарвардська архітектура). Ця архітектура припускає наявність у системі окремої пам'яті для даних і окремої пам'яті для команд (див. рис. 3). Обмін процесора з кожним із двох типів пам'яті відбувається по своїй шині.

Архітектура з загальною шиною поширена набагато більше, вона застосовується, наприклад, у персональних комп'ютерах і в складних мікрокомп'ютерах. Архітектура з роздільними шинами застосовується, в основному, в однокристальних мікроконтролерах.

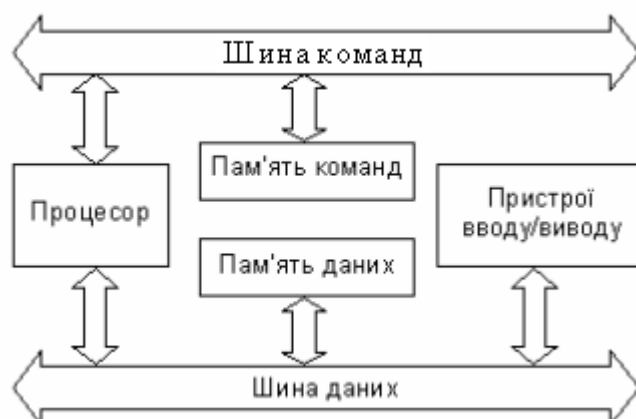


Рис. 3 – Архітектура з роздільними шинами даних і команд

Розглянемо деякі переваги і недоліки обидвох архітектурних рішень.

Архітектура з загальною шиною (принстонська, фон-нейманівська) є простішою, вона не вимагає від процесора одночасного обслуговування двох шин, контролю обміну двома шинами відразу. Наявність єдиної пам'яті даних і команд дозволяє гнучко розподіляти її об'єм між кодами даних і команд.

Архітектура з роздільними шинами даних і команд складніша, вона змушує процесор працювати одночасно з двома потоками кодів, обслуговувати обмін двома шинами одночасно. Програма може розміщуватися тільки в пам'яті команд, дані - тільки в пам'яті даних. Така вузька спеціалізація обмежує коло задач, які розв'язуються системою, тому що не дає можливості гнучкого перерозподілу пам'яті. Пам'ять даних і пам'ять команд у цьому випадку мають порівняно невеликий об'єм, тому застосування систем з даною архітектурою обмежується переважно не надто складними задачами.

У чому ж перевага архітектури з двома шинами (гарвардської)? У першу чергу, у швидкодії.

У випадку двохшинної архітектури обмін обидвома шинами може бути незалежним, паралельним у часі. Відповідно, структури шин (кількість розрядів коду адреси і коду даних, порядок і швидкість обміну інформацією і т.д.) можуть бути обрані оптимально для тієї задачі, яка виконується кожною шиною. Тому за інших рівних умов перехід на двохшинну архітектуру прискорює роботу мікропроцесорної системи, хоча і вимагає додаткових витрат на апаратуру, ускладнення структури процесора. Пам'ять даних у цьому випадку має свій розподіл адрес, а пам'ять команд - свій.

Найпростіше переваги двохшинної архітектури реалізуються усередині однієї мікросхеми. У цьому випадку можна також істотно зменшити вплив недоліків цієї архітектури. Тому основне її застосування - у мікроконтролерах, від яких не потрібно рішення надто складних задач, але зате необхідна максимальна швидкодія при заданій тактовій частоті.

Література

1. Злобин В. К., Григорьев В. Л. Программирование арифметических операций в микропроцессорах: Учеб. пособие для технических вузов. — М.: Высш. шк., 1991. — 303с.: ил.
2. Мікропроцесорна техніка: Підручник / Ю. І. Якименко, Т. О. Терещенко, Є. І. Сокол, В. Я. Жуйкою, Ю. С. Петергеря; За ред. Т. О. Терещенко. — 2-ге вид., переробл. та доповн. — К.: ІВЦ “Видавництво “Політехніка””; “Кондор”, 2004. — 440 с.
3. Пустоваров В. И. Язык Ассемблер в программировании информационных и управляющих систем — М.: “ЭНТРОП”, К, “ВЕК”, 1997. — 304 с.
4. Ровдо А. А. Микропроцессоры от 8086 до Pentium III Xeon и AMD-K6-3. — М.: ДМК, 2000. — 592 с.
5. Корнеев В.В., Киселев А.В. Современные микропроцессоры. — 3-е изд., перераб. и доп. — СПб.: БВХ-Петербург, 2003 — 448с.: ил.
6. Чистяков В. Д. Анатомия ПК. Все о компьютерном железе/ Чистяков В. Д. — М.: НТ Пресса, 2007. — 160 с.: ил. — (Спрашивали - отвечали)
7. Тоненбаум Э. С. Архитектура компьютера. 5-е изд. (+CD). — СПб.: Питер, 2007. — 844с.: ил.
8. Бройдо В. Л., Ильина О.П. Архитектура ЭВМ и систем: Учебник для вузов. — СПб, 2006. — 718 с.: ил.